

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ОБРАЗОВАНИЯ
«БАЙКАЛЬСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»
ЧИТИНСКИЙ ИНСТИТУТ



Рабочая программа

Дисциплина **Архитектура аппаратных средств**
Специальность 09.02.07 Информационные системы и программирование
Базовая подготовка

Чита
2022

Рабочая программа по дисциплине ОПЦ.02 Архитектура аппаратных средств разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования 09.02.07 Информационные системы и программирование.

Согласовано:

Начальник учебной части колледжа

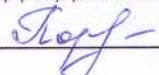
 И.С. Стуканова

«27» сентября 2022г.

Принята на заседании методической комиссии

Протокол №2 от «27» сентября 2022г.

Председатель ПЦК:

 Т.В. Порядина

СОДЕРЖАНИЕ

1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРИМЕРНОЙ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ ...	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ	9
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	11

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

1.1. Место дисциплины в структуре основной профессиональной образовательной программы: Учебная дисциплина «Архитектура аппаратных средств» принадлежит к общепрофессиональному циклу.

Программа учебной дисциплины может быть использована в профессиональной подготовке, а также при разработке программ дополнительного профессионального образования

1.2. Цель и планируемые результаты освоения дисциплины:

Данная учебная дисциплина обеспечивает формирование общих и профессиональных компетенций по всем видам деятельности ФГОС по специальности 09.02.07 Информационные системы и программирование. Особое значение дисциплина имеет при формировании и развитии следующих компетенций:

Код	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1. ПК 4.2.	Получать информацию о параметрах компьютерной системы; Подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; Производить установку и настройку программного обеспечения компьютерных систем	Базовые понятия и основные принципы построения архитектур вычислительных систем; Типы вычислительных систем и их архитектурные особенности; Организацию и принцип работы основных логических блоков компьютерных систем; Процесс обработки информации на всех уровнях компьютерных архитектур; Основные компоненты программного обеспечения компьютерных систем; Основные принципы управления ресурсами и организации доступа к этим ресурсам

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	72
Обязательная аудиторная учебная нагрузка (всего)	64
в том числе:	
теоретическое обучение	32
практические занятия	32
Самостоятельная работа обучающегося (всего)	8
в том числе:	
внеаудиторная самостоятельная работа	8
<i>Промежуточная аттестация проводится в форме Дифференцированного зачета</i>	

2.2. Тематический план и содержание учебной дисциплины «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
Введение	Содержание учебного материала	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 4.1 . ПК 4.2 .
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.		
Раздел 1 Вычислительные приборы и устройства			
Тема 1.1. Классы вычислительных машин	Содержание учебного материала	4	
	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколениям, назначению, по размерам и функциональным возможностям		
	В том числе практических занятий и лабораторных работ	2	
	Самостоятельная работа обучающихся	2	
Раздел 2 Архитектура и принципы работы основных логических блоков системы			
Тема 2.1 Логические основы ЭВМ, элементы и узлы	Содержание учебного материала	8	
	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультиплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.		
	В том числе практических занятий и лабораторных работ	4	
	Самостоятельная работа обучающихся		
Тема 2.2.	Содержание учебного материала	8	

Принципы организации ЭВМ	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		
	В том числе практических занятий и лабораторных работ 1. Анализ конфигурации вычислительной машины.	4	
	Самостоятельная работа обучающихся		
Тема 2.3 Классификация и типовая структура микропроцессоров	Содержание учебного материала	8	
	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.		
	В том числе практических занятий и лабораторных работ	4	
	Самостоятельная работа обучающихся	2	
Тема 2.4. Технологии повышения производительности процессоров	Содержание учебного материала	8	
	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.		
	В том числе практических занятий и лабораторных работ	2	
	Самостоятельная работа обучающихся		
Тема 2.5	Содержание учебного материала	8	

Компоненты системного блока	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов Корпуса ПК. Виды, характеристики, форм-факторы. Блоки питания. Виды, характеристики, форм-факторы. Основные шины расширения, принцип построения шин, характеристики, параметры, Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
	В том числе практических занятий и лабораторных работ	4	
	Самостоятельная работа обучающихся	2	
Тема 2.6 Запоминающие устройства ЭВМ	Содержание учебного материала	8	
	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом		
	В том числе практических занятий и лабораторных работ	4	
	Утилиты обслуживания жестких магнитных дисков и оптических дисков		
Раздел 3. Периферийные устройства		6	
Тема 3.1 Периферийные устройства вычислительной техники	Содержание учебного материала		
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации. Принтеры. Устройство, принцип действия, подключение.		

	Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение		
	В том числе практических занятий и лабораторных работ	6	
	1. Периферийные устройства компьютера и интерфейсы их подключения 2. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши. 3. Конструкция, подключение и установка матричного принтера. 4. Конструкция, подключение и установка струйного принтера 5. Конструкция, подключение и установка лазерного принтера. 6. Конструкция, подключение и установка графического планшета.		
	Самостоятельная работа обучающихся	2	
Тема 3.2 Нестандартные периферийные устройства	Содержание учебного материала	4	
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы		
	В том числе практических занятий и лабораторных работ	2	
	Самостоятельная работа обучающихся		
Всего:		72	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

3.1. Требования к материально-техническому обеспечению

Для реализации программы учебной дисциплины должны быть предусмотрены следующие средства:

1. Лаборатория «Вычислительной техники, архитектуры персонального компьютера и периферийных устройств», оснащенная необходимым для реализации программы учебной дисциплины оборудованием:
 - Оборудованное рабочее место преподавателя, для проведения лекционных и практических занятий, имеющее доступ к информационному пространству БГУ;
 - Посадочные места обучающихся (по количеству обучающихся);
 - Компьютер с лицензионным программным обеспечением;
 - мультимедиапроектор;
2. Комплект учебно-методической документации по дисциплине, расположенный на сервере университета, доступный для обучающихся через средства Интернет.

3.2. Информационное обеспечение реализации программы

Перечень рекомендуемых учебных изданий, Интернет – ресурсов, дополнительной литературы.

Каждый обучающийся в течение всего периода обучения обеспечен индивидуальным неограниченным доступом к нескольким электронно-библиотечным системам (электронным библиотекам) через сайт Научной библиотеки Байкальского университета. Доступ к УМК преподавателей Вуза студенту доступен через его личный портал с сайта университета.

Учебно-методическая документация:

1. Методические рекомендации для самостоятельной работы студентов по дисциплине.
2. Сборник ФОС по разделам дисциплины.

Федеральные законы и нормативные акты

1. Схемы алгоритмов, программ, данных и систем. Условные обозначения и правила выполнения. ГОСТ 19.701-90 (ИСО 5807-85)
2. Гигиенические требования к персональным электронно – вычислительным машинам и организации работы: Санитарно – эпидемиологические правила и нормативы. СанПиН 2.2.2/2.4.1340-03.

Основная литература:

1. Гуров, В. В. Архитектура и организация ЭВМ : учебное пособие для СПО / В. В. Гуров, В. О. Чуканов. — Саратов: Профобразование, 2019. — 184 с. — ISBN 978-5-4488-0363-5. — Текст: электронный // Электронный ресурс цифровой образовательной среды СПО PROобразование: [сайт]. — URL: <https://profspo.ru/books/86191> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей
2. Гребенников, В. Ф. Архитектура средств вычислительной техники. Общие сведения об ЭВМ. Процессоры и устройства управления: учебное пособие / В. Ф. Гребенников, В. А. Овчеренко. — Новосибирск: Новосибирский государственный технический университет, 2019. — 76 с. — ISBN 978-5-7782-4003-2. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/98695.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей
3. Гуров, В. В. Основы теории и организации ЭВМ : учебное пособие / В. В. Гуров, В. О. Чуканов. — 4-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2022. — 173 с. — ISBN 978-5-4497-1646-0. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/120482.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей

Дополнительная литература:

1. Васильев, С. А. Организация ЭВМ и периферийных устройств: учебное пособие / С. А. Васильев, И. Л. Коробова. — Тамбов: Тамбовский государственный технический университет, ЭБС АСВ, 2020. — 79 с. — ISBN 978-5-8265-2228-8. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/115727.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей
2. Новицкий, А. П. Организация цифровых вычислительных машин: учебное пособие / А. П. Новицкий, Л. М. Курочкин. — Санкт-Петербург: Санкт-Петербургский политехнический университет Петра Великого, 2019. — 48 с. — ISBN 978-5-7422-6582-5. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/99823.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей
3. Ершова, Н. Ю. Организация вычислительных систем: учебное пособие / Н. Ю. Ершова, А. В. Соловьев. — 3-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2021. — 221 с. — ISBN 978-5-4497-0904-2. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/102024.html> (дата обращения: 22.09.2022). — Режим доступа: для авторизир. пользователей
4. Гагарина, Л. Г. Архитектура вычислительных систем и Ассемблер с приложением методических указаний к лабораторным работам: учебное пособие / Л. Г. Гагарина, А. И. Кононова. — Москва: СОЛОН-Пресс, 2019. — 368 с. — ISBN 978-5-91359-321-4. — Текст: электронный // Цифровой

образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/94943.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей

5. Орлов, С. П. Архитектура высокопроизводительных вычислительных систем: лабораторный практикум / С. П. Орлов, Н. В. Ефимушкина. 2-е изд. — Самара: Самарский государственный технический университет, ЭБС АСВ, 2020. — 66 с. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/111356.html> (дата обращения: 11.10.2022). — Режим доступа: для авторизир. пользователей

Интернет – ресурсы:

1. <http://elibrary.ru/> - Научная электронная библиотека
2. <http://www.edu.ru/> - Российское образование: федеральный образовательный портал
3. <http://www.alleng.ru/> - Всем, кто учится (учебные материалы, различные учебные пособия)
4. <http://www.edu.ru/> - единое окно доступа к образовательным ресурсам России;
5. <http://www.libs.ru> – библиотеки России;
6. <https://intuit.ru/> – образовательный проект;

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

<i>Результаты обучения</i>	<i>Критерии оценки</i>	<i>Формы и методы оценки</i>
<p><i>Перечень умений, осваиваемых в рамках дисциплины</i></p> <p>получать информацию о параметрах компьютерной системы;</p> <p>подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;</p> <p>производить инсталляцию и настройку программного обеспечения компьютерных систем</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	<ul style="list-style-type: none"> • Компьютерное тестирование на знание терминологии по теме • Контрольная работа • Самостоятельная работа. • Защита реферата • Семинар • Наблюдение за выполнением практического задания. (деятельностью студента) • Оценка выполнения практического задания (работы) • Подготовка и выступление с докладом, сообщением, презентацией... • Решение ситуационной задачи
<p><i>Перечень знаний, осваиваемых в рамках дисциплины</i></p> <p>базовые понятия и основные принципы построения архитектур вычислительных систем;</p> <p>типы вычислительных систем и их архитектурные особенности;</p> <p>организацию и принцип работы основных логических блоков компьютерных систем;</p> <p>процессы обработки информации на всех уровнях компьютерных архитектур;</p> <p>основные компоненты программного обеспечения компьютерных систем;</p> <p>основные принципы управления ресурсами и организации доступа к этим ресурсам</p>		

